

MADE IN CHINA
Manufacturer: Shenzhen Elael Electronics Co., Ltd.
Address: Area 1, 2/F, 28/ Hwy Beifang Tech Industrial Park, Shenzhen, China.
Email: info@elaelworld.com
Web: www.elaelworld.com

Elack Pico 25 User Manual

Notice for User
Please read the user manual carefully before use so as to use correctly.
Product Introduction
The Elack Pico 25 ingeniously packs a big 0.91-inch screen...

How to Use?
1. Please make sure you are using high capacity 18650 battery (positive side down and negative side up) into Elack Pico 25...
2. Please make sure you are using high capacity 18650 battery...

Table with 4 columns: Material, Nickel, Titanium, NiFe, and a reference number.

Table with 4 columns: Material, Nickel, Titanium, NiFe, and a reference number.

Adjustment buttons lock/unlock: keep pressing "+" button and "-" button together...
Switch display modes: press power on/off button and "+" button simultaneously...

mode: appear the second button to "Power", and press "+" or "-" button to adjust the second parameter to lock or the preset function.

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

Adjust voltage: in TC-NiTC-TiTC-SS/TCR(M1, M2, M3) mode, the output voltage can be adjusted from 100-315V...

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

Notice d'avoir choisi les produits Elaël Veuillez lire attentivement ce manuel avant utilisation.
Préparation du produit
L'Elack Pico 25 est livré avec une grande batterie de 0.91 pouces qui offre une interface complète et riche. La charge est contrôlée par un contrôleur de charge intelligent.

Utilisation/End-use: Il est couvert de la batterie et traité avec un revêtement de protection.
Remarque:
1. Veuillez lire attentivement ce manuel avant utilisation.

Boutons de réglage: veuillez maintenir les boutons ++ et -- et appuyez simultanément pendant quelques secondes.
Basculer entre les différents modes d'affichage: appuyez sur les boutons ++ et -- et appuyez simultanément pendant quelques secondes.

fonction de préchauffage: appuyez sur la touche ++ et le bouton de pré-enfoncement jusqu'à ce que le mode V appareille.
Basculer entre les différents modes: lorsque l'appareil est sous tension, appuyez trois fois sur le bouton de pré-enfoncement.

2) Mode Modus:
Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.
3) TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

Voici différentes gammes de valeurs TCR pour différentes résistances:
Remarque:
1. La valeur TCR de la feuille est 100 multipliée par le TCR réel.

température.
Veuillez vérifier le réglage de la résistance: en appuyant sur les boutons ++ et -- et appuyant simultanément pendant quelques secondes.

si l'écran d'une nouvelle résistance: appuyez sur la touche ++.
Comment mettre un logo personnalisé dans l'appareil?
1. Appuyez sur la touche ++ et le bouton de pré-enfoncement pendant quelques secondes.

Charge:
Après l'alimentation de la batterie sur l'écran du Elack Pico 25, continuez à cliquer jusqu'à ce que la puissance restante de l'accumulateur soit inférieure à 10%.
Mise à jour du firmware:
1. Appuyez sur la touche ++ et le bouton de pré-enfoncement pendant quelques secondes.

Protection basse tension: lorsque la tension de l'accumulateur est inférieure à 3.3V, l'appareil se coupe automatiquement.
Prévention de la surcharge: lorsque la température de la batterie est supérieure à 100°C, l'appareil se coupe automatiquement.

Installation de la batterie:
1. Veuillez lire attentivement ce manuel avant utilisation.
2. Assurez-vous que la batterie est correctement insérée.

Garantie:
Nous sommes responsables des dommages causés par une erreur humaine.
Avertissement:
1. Ne laissez pas l'appareil à la portée des enfants.

2) Ce produit est pas recommandé pour les jeunes, les non-fumeurs, les femmes enceintes ou allaitantes.
Contre-indication:
1. Ne laissez pas le produit dans un milieu de température ou d'humidité élevée.

TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

Bitte beachten Sie, dass Sie bei der Benutzung von Elaël erstenshin die Bedienungsanleitung sorgfältig lesen müssen.
Produktbeschreibung:
Das Elack Pico 25 kommt mit einer extra großen 0.91-Zoll-Batterie, die eine prägnante und übersichtliche Benutzeroberfläche bietet.

Gebrauchsanleitung:
Die Batterie ist durch eine Schutzschicht geschützt.
Hinweis:
1. Bitte lesen Sie das Gerät, dass Sie im Funktionsbereich Akku ohne Schutzschicht verwenden.

Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.
3) TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

Verwendungshinweise:
Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.

Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.
3) TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

Verwendungshinweise:
Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.

Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.
3) TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

Verwendungshinweise:
Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.

Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.
3) TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))

Verwendungshinweise:
Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.

Bitte lesen Sie die Bedienungsanleitung sorgfältig durch, bevor Sie das Elack Pico 25 verwenden.
2) Der By-pass-Modus ist ein direkter Ausgabemodus für die Spannung.
3) TCR (TC-NiTC-TiTC-SS/TCR(M1, M2, M3))
TCR (TC-NiTC-TiTC-SS/TCR(M1, M2,